

WYKŁAD 5.

UKŁADY RÓWNAŃ LINIOWYCH Z MACIERZĄ TRÓJDIAGONALNĄ

Opiszemy tu pewien wariant realizacji metody **DIVIDE AND CONQUER**. Będzie to nam potrzebne przy dalszych naszych zmaganiach z równaniami różniczkowymi.

Niech macierz układu będzie postaci:

$$(5.1) \quad \begin{bmatrix} d_0 & b_0 & & & & & \\ a_1 & d_1 & b_1 & & & & \\ \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \\ & & & & & a_M & d_M \end{bmatrix}$$

Tak jak poprzednio, przyjmiemy dla uproszczenia zapisu, że liczba procesorów $lp = 5$ i zapiszemy układ w postaci blokowej: każdy wiersz blokowy odpowiada jednemu procesorowi:

$$\left[\begin{array}{c|c|c|c|c} D_0 & B_0 & \cdot & \cdot & \cdot \\ \hline A_1 & D_1 & B_1 & \cdot & \cdot \\ \hline \cdot & A_2 & D_2 & B_2 & \cdot \\ \hline \cdot & \cdot & A_3 & D_3 & B_3 \\ \hline \cdot & \cdot & \cdot & A_4 & D_4 \end{array} \right] \begin{bmatrix} X_0 \\ X_1 \\ X_2 \\ X_3 \\ X_4 \end{bmatrix} = \begin{bmatrix} F_0 \\ F_1 \\ F_2 \\ F_3 \\ F_4 \end{bmatrix}.$$

Zakładamy, że bloki A_s , D_s i B_s są wymiaru $R + 1 \times R + 1$ i że wiersze i kolumny w blokach są numerowane od 0 do R ; wtedy $M = lp(R + 1) - 1$.

Mnożymy wiersze przez odpowiednie macierze D_s^{-1} ; otrzymamy:

$$(5.2) \quad \begin{aligned} X_0 &= \tilde{X}_0 - D_0^{-1} B_0 X_1 \\ X_1 &= \tilde{X}_1 - D_1^{-1} A_1 X_0 - D_1^{-1} B_1 X_2 \\ X_2 &= \tilde{X}_2 - D_2^{-1} A_2 X_1 - D_2^{-1} B_2 X_3 \\ X_3 &= \tilde{X}_3 - D_3^{-1} A_3 X_2 - D_3^{-1} B_3 X_4 \\ X_4 &= \tilde{X}_4 - D_4^{-1} A_4 X_3 \end{aligned}$$

gdzie \tilde{X}_s oznacza $D_s^{-1}F_s$, (pierwsze przybliżenie części rozwiązania układu w procesorze nr. s), zaś $D_s^{-1}A_sX_{s-1}$ i $D_s^{-1}B_sX_{s+1}$, to poprawki.

Mamy:

$$A_s = a_{s(R+1)}e_0e_R^T,$$

$$B_s = b_{(s+1)R+s}e_Re_0^T,$$

gdzie e_0 i e_R , to zerowy i R -ty kolumnowy wektor osi 0 i R .

Dla wyznaczenia poprawek zbudujemy **UKŁAD SCHURA** który teraz będzie trójdiagonalny, wymiaru $2(lp - 1)$, to znaczy dla $lp = 5$, układ Schura będzie miał wymiar 8×8 , a jego równania będą ponumerowane **0, 1, 2, 3, 4, 5, 6, 7**. Teraz sytuacja jest trochę bardziej skomplikowana niż w przypadku układu dwudiagonalnego. Musimy ponumerować zmienne układu Schura, poznaczyć jego współczynniki, oraz ponumerować jego równania. Bez zmniejszenia ogólności zrobimy to dla przypadku $lp = 5$.

ALGORYTM NUMERACYJNY ZMIENNE

- **ZMIENNE PARZYSTE:**

$$Z_0 = e_0^T X_1$$

$$Z_2 = e_0^T X_2$$

$$Z_4 = e_0^T X_3$$

$$Z_6 = e_0^T X_4$$

...

$$Z_{2(lp-1)-2} = e_0^T X_{lp-1}$$

- **ZMIENNE NIEPARZYSTE**

$$Z_1 = e_R^T X_0$$

$$Z_3 = e_R^T X_1$$

$$Z_5 = e_R^T X_2$$

$$Z_7 = e_R^T X_3$$

...

$$Z_{2(lp-1)-1} = e_R^T X_{lp-2}$$

RÓWNANIA

Przepiszemy równania (5.2) uwzględniając postać macierzy A_s i B_s , oraz zdefiniujemy dwa zbiory wektorów $R + 1$ -wymiarowych:

$$W^s = D_s^{-1}e_0 = [w_0^s, w_1^s, \dots, w_R^s]^T,$$

$$V^s = D_s^{-1}e_R = [v_0^s, v_1^s, \dots, v_R^s]^T.$$

Mamy:

$$\begin{aligned} X_0 + b_R V^0 &= \tilde{X}_0 \\ X_1 + a_{R+1} W^1 e_R^T X_0 + b_{2R+1} V^1 e_0^T X_2 &= \tilde{X}_1 \\ (5.3) \quad X_2 + a_{2(R+1)} W^2 e_R^T X_1 + b_{3R+2} V^2 e_0^T X_3 &= \tilde{X}_2 \\ X_3 + a_{3(R+1)} W^3 e_R^T X_2 + b_{4R+3} V^3 e_0^T X_4 &= \tilde{X}_3 \\ X_4 + a_{4(R+1)} W^4 e_R^T X_3 &= \tilde{X}_4 \end{aligned}$$

Teraz równania **0, 1, 2, 3** z układu (5.3) mnożymy lewostronnie przez e_R^T , zaś równania **1, 2, 3, 4** z układu (5.3) mnożymy lewostronnie przez e_0^T . Jeśli uwzględnimy definicje zmiennych Z_s , otrzymamy nieuporządkowany UKŁAD SCHURA:

$$\begin{aligned} b_R v_R^0 Z_0 + Z_1 &= e_R^T \tilde{X}_0 \\ a_{R+1} w_R^1 Z_1 + b_{2R+1} v_R^1 Z_2 + Z_3 &= e_R^T \tilde{X}_1 \\ a_{2(R+1)} w_R^2 Z_3 + b_{3R+2} v_R^2 Z_4 + Z_5 &= e_R^T \tilde{X}_2 \\ a_{3R(R+1)} w_R^3 Z_5 + b_{4R+3} v_R^3 Z_6 + Z_7 &= e_R^T \tilde{X}_3 \end{aligned}$$

$$\begin{aligned} Z_0 + a_{R+1} w_0^1 Z_1 + b_{2R+1} v_0^1 Z_2 &= e_0^T \tilde{X}_1 \\ Z_2 + a_{2(R+1)} w_0^2 Z_3 + b_{3R+2} v_0^2 Z_4 &= e_0^T \tilde{X}_2 \\ Z_4 + a_{3(R+1)} w_0^3 Z_5 + b_{4R+3} v_0^3 Z_6 &= e_0^T \tilde{X}_3 \\ Z_6 + a_{4(R+1)} w_0^4 Z_7 & \end{aligned}$$

Najłatwiej uporządkować równania układu Schura, biorąc pod uwagę prawe strony.

- Równanie NR. 0: $e_R^T \tilde{X}_0$
- Równanie NR. 1: $e_0^T \tilde{X}_1$
- Równanie NR. 2: $e_R^T \tilde{X}_1$
- Równanie NR. 3: $e_0^T \tilde{X}_2$
- Równanie NR. 4: $e_R^T \tilde{X}_2$
- Równanie NR. 5: $e_0^T \tilde{X}_3$
- Równanie NR. 6: $e_R^T \tilde{X}_3$
- Równanie NR. 7: $e_0^T \tilde{X}_4$

Widać, że równania, z wyjątkiem zerowego i ostatniego, są parami przyporządkowane w kolejnym procesorom.

UPORZĄDKOWANY UKŁAD SCHURA

$$\begin{aligned}
SS_0 Z_0 + Z_1 &= e_R^T \tilde{X}_0 \\
Z_0 + SD_1 Z_1 + SB_1 Z_2 &= e_0^T \tilde{X}_1 \\
SA_1 Z_1 + SS_1 Z_2 + Z_3 &= e_R^T \tilde{X}_1 \\
Z_2 + SD_2 Z_3 + SB_2 Z_4 &= e_0^T \tilde{X}_2 \\
SA_2 Z_3 + SS_2 Z_4 + Z_5 &= e_R^T \tilde{X}_2 \\
Z_4 + SD_3 Z_5 + SB_3 Z_6 &= e_0^T \tilde{X}_3 \\
SA_3 Z_5 + SS_3 Z_6 + Z_7 &= e_R^T \tilde{X}_3 \\
Z_6 + SD_4 Z_7 &= e_0^T \tilde{X}_4
\end{aligned}$$

WSPÓŁCZYNNIKI

$$\begin{aligned}
SD_s &= a_{s(R+1)} w_0^s \\
SB_s &= b_{(s+1)R+s} v_0^s \\
SA_s &= a_{s(R+1)} w_R^s \\
SS_s &= b_{(s+1)R+s} v_R^s
\end{aligned}$$

ALGORYTM LICZĄCY

1. Najpierw w każdym procesorze znajdujemy
 - pierwsze przybliżenie \tilde{X}_s
 - wektor W^s
 - wektor V^s

Zauważmy, że można to zrobić rozwiązując układ równań z macierzą trójdziagonalną D_s i trzema prawymi stronami F_s , e_0 i e_R .

2. Następnie, używając na przykład polecenia *MPI_Allgather()*, umieszczamy w każdym procesorze wszystkie współczynniki SD_s , SB_s , SA_s i SS_s i wszystkie elementy prawej strony równania Schura. Mając to wszystko rozwiązujemy układ Schura w każdym procesorze, obliczamy i wprowadzamy poprawki, wykorzystując do tego rozwiązanie $Z_0, Z_1, \dots, Z_{2lp-3}$ układu Schura, oraz układ równań (5.3), który zapiszemy w trochę wygodniejszej postaci (jak zwykle dla przypadku $lp = 5$):

RÓWNANIA DLA POPRAWEK

$$\begin{aligned} X_0 &= \tilde{X}_0 - b_R V^0 Z_0 \\ X_1 &= \tilde{X}_1 - a_{R+1} W^1 Z_1 - b_{2R+1} V^1 Z_2 \\ (5.4) \quad X_2 &= \tilde{X}_2 - a_{2(R+1)} W^2 Z_3 - b_{3R+2} V^2 Z_4 \\ X_3 &= \tilde{X}_3 - a_{3(R+1)} W^3 Z_5 - b_{4R+3} V^3 Z_6 \\ X_4 &= \tilde{X}_4 - a_{4(R+1)} W^4 Z_7 \end{aligned}$$

W ten sposób, w każdym z procesorów mamy część rozwiązania układu, która mu przypada w udziale.

3. W razie potrzeby można jeszcze użyć polecenia *MPI_Gather()*, aby skomasować w jednym z procesorów całość rozwiązania.